

CTeSP em Sistemas Eletrónicos e Computadores

2-feira	3-feira	4-feira	5-feira	6-feira
Eletrónica Pedro Morais 09h00/11h00 Sala 3	Microprocessadores e microcontroladores António Moreira 09h00/11h00 Sala 4	Sistemas de aquisição de dados Carlos Ferreira 09h00/11h00 Sala 3	Eletrónica Pedro Morais 09h00/11h00 Sala 4	Sistemas digitais I Vasco Lima 09h00/11h00 Sala 4
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Matemática discreta e álgebra linear Carlos Fitas 11h10/13h10 Sala 3	Microprocessadores e microcontroladores António Moreira 11h10/13h10 Sala 4	Desenho de placas de circuito impresso Carlos Ferreira 11h10/13h10 Sala 3	Matemática discreta e álgebra linear Carlos Fitas 11h10/13h10 Sala 5	Sistemas digitais I Vasco Lima 11h10/13h10 Sala 4
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo
Intervalo	Intervalo	Intervalo	Intervalo	Intervalo

Diretor de curso: Prof. António Moreira

Local de funcionamento do curso:

IPCA - Polo de Braga
 Av. Francisco Pires Gonçalves
 4715-558 S. José de S. Lázaro

Telefone: 253 80 22 06

E-mail: sa_tesp_braga@ipca.pt

12/02/2019